

課程名稱：數位邏輯設計〈實用級〉課程暨認證

課程日期：共計 3 天 參閱下表（課程 2 天 + 模擬考 0.5 天 + 正式考試 0.5 天）

課程地點：亞東科技大學 有庠科技大樓 12 樓 11217 教室

課程講師：電子工程系 陳麗玲老師

課程費用：2,500 元/位（含：講師費、考照報名費、能力證書、培訓時數證書）

【亞東科技大學 電子工程系& TEMI 協會 共同補助:助教費、講義費、設備費、場地費、餐點費】

課程內容：

日期 時間	第一天 7/11(一)	第二天 7/12(二)	第三天 7/15(五)	第四天 7/17(日)
08:30~09:00	報 到			
09:00~09:20	始業式			
09:20~10:00	認證時間、流程、 規則概述			
10:00~12:00	● 硬體、軟體環境 介紹及操作說明 - CPLD 燒錄板 - MAX+PLUS II / Quartus II	● 組合邏輯電路 設計與實作 ● 功能模擬紀錄	自主練習	自主練習
12:00~13:00	午餐時間 (亞東提供中餐)			
13:00~16:30	● 組合邏輯電路 設計與實作 ● 功能模擬紀錄	● 循序邏輯電路 設計與實作 ● 功能模擬紀錄	數位邏輯設計 實用級認證 模擬測驗 (13:30~16:30)	數位邏輯設計 實用級認證 正式認證 (13:30~16:30)
備註	7/16(六) 09:00~16:00 開放學員到校自主練習，當天午餐，請自理！			

※如有變動，請依當日課程為主※

〈重要事項〉

1. 煩請參與課程的學生於開課前，務必要熟讀學科題庫。
2. 由於課程緊湊，請參與課程的學生務必全程參與課程、勿缺席；並準時到教室，遲到將無法跟上進度。
3. 全程參與課程者，可獲得由祥儀基金會與 TEMI 協會共同頒發之培訓時數證書。
4. 通過認證考試者，可獲得 TEMI 協會能力認證證書(公協會/人力銀行背書)。



(培訓時數證書)



(能力認證證書)